

## 2.3.F Atmega-Peripherie/Serielle Schnittstelle – Ergänzungen und Bilder

### 2.3.F.1 Signal-Zeit-Diagramme

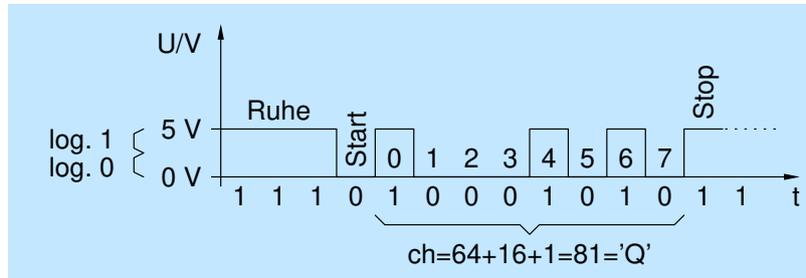


Abbildung 1: Pegelverlauf am Mikrocontroller beim Senden des Zeichens 'Q'

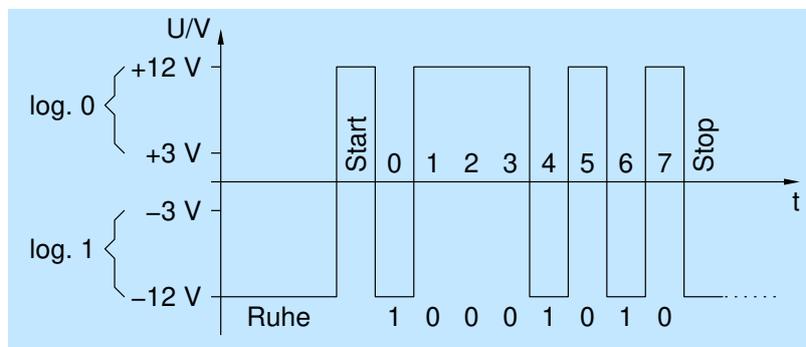


Abbildung 2: Pegelverlauf an der RS-232-Schnittstelle beim Senden des Zeichens 'Q'